PATENT ABSTRACTS OF JAPAN

(11)Publication number:

01-184638

(43) Date of publication of application: 24.07.1989

(51)Int.CI.

G11B 7/095

(21)Application number : 63-003510

(71)Applicant: MATSUSHITA ELECTRIC IND CO

LTD

(22)Date of filing:

11.01.1988

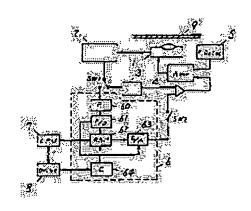
(72)Inventor: GONDO HIROYUKI

(54) OPTICAL DISK DEVICE

(57)Abstract:

PURPOSE: To quickly read and write information by taking out only a low frequency component changing synchronously with the rotation of an optical disk from an output signal from a photoelectric conversion means and storing.

CONSTITUTION: A switch SW 1 is collapses to a tracking control part 6 to interrupt a SW 2. A signal from a position detecting part 5 is inputted to an amplifier 4 to fix an objective lens 1 to a center position. A tracking error signal from a disk is inputted to a detecting part 2 to take out only the component changing synchronously with the rotation of the disk and it is stored in a memory 62 via an A/D converter 61. A clock signal from a motor control part 8 is inputted to the memory 62 as address data via an address counter 64. Then, the switch SW 1 collapses to a transmission compensating circuit 3 side to make the SW 2 conductive. The clock signal is inputted to the memory 62 as the address data via the counter 64 from the control part 8 to read the data from



the memory 62 and input to the amplifier 4 added to the tracking error signal from the circuit via a D/A converter 63.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑩ 日本国特許庁(JP)

⑩ 公 開 特 許 公 報 (A) 平1 − 184638

@Int_Cl.1

織別記号

庁内整理番号 C-7247-5D ❸公開 平成1年(1989)7月24日

G 11 B 7/095

D - 審査請求 未請求 請求項の数 1 (全5頁)

9発明の名称 光ディスク装置

②特 願 昭63-3510

20出 願 昭63(1988)1月11日

の発 明 者 権 藤 浩 之 の出 願 人 松下電器産業株式会社 大阪府門真市大字門真1006番地 松下電器産業株式会社内

大阪府門真市大字門真1006番地

砂復代理人 弁理士 中尾 敏男 外1名

明知 包含

1. 発明の名称

光ディスク装置

2. 特許請求の範囲

光デイスクを回転させる手段と、上記光ディス クにレーザ光を当てる手段と、上記光ディスクか らの反射光の強弱を電気信号に変換する光電変換 手段と、上記光電変換手段からの出力信号より上 紀光ディスクの回転と同期して変化する信号成分 のみを取り出す信号処理手段と、上記光ディスク の回転と同期し、上記光ディスクが一回転する時 間内に複数のパルスを発生させるパルス発生手段: と、上記パルスに従って上記信号処理手段の出力 をサンプリングするサンプリング手段と、サンプ リングされたデータをディジタルデッタに変換す る手段と、上記ディジクルデータを格納するデー 夕記位手段と、上記データ記憶手段からデータを 読み出すとともに読みだされたデータをアナログ データに変換する手段と、同アナログデータを上 记パルスに同期してトラッキングアクチュエータ

制御部へ送る手段とを投けた事を特徴とする光ディスク装置。

3. 発明の詳細な説明

産業上の利用分野

本発明は、光ディスク装置に関するものであ る。

従来の技術

ラー信号として取り出し、これをアクチュエータ 側へフィードパックするように構成されている。

発明が解決しようとする問題点

ところで、ディスク保持機構の精度にもよる。 が、ディスクを偏心や領きにが生じないように正 確に取り付けるには特度の阻界があり、通常はデ ィスクを取り付けて回転させれば僅かの個心や傾 きが生じる。またディスク自体にも変形が生じて いる場合がある。そしてこれをそのまま回転させ ると面振れ等が生じ、対物レンズに対するトラッ ク位置がディスクの回転に同期して周期的に変動 することとなる。例えば、第8回および第9回に 示されるようにディスクが傾いてしまっている場 合は、たとえレーザスポットが正しく案内排11 に当たっている場合であっても第9図に示されて いるように双方の受光素子に当たる光の強度に差 が生じてしまい、不必要なトラッキングエラー信 号が送出されてレーザスポットが案内講11から ずれるようサーボが働いてしまう事となる。将来 さらに紀珠密度を上げようとする場合にはたとえ

をサンプリングしてディジタルデータに変換する 手段、およびそのディジタルデータを格納する データ記憶手段を設けた。

作用

以下、本発明の実施例における光ディスク装置の実施例について説明する。第1図において、1は対物レンズであり、トラッキングおよびフォーカシング兼用の電磁アクチュエータの可動部に保持され、上記可動部はばねやゴム等の領性部材に

似かな何心や傾きが生じていても、その影響を十 分に押えるようにしなければならない。

世来、これらディスクの偏心や傾きによる影響を無くすための方法の一例として、案内排の側部に競面部を設けるものがあった。そして、デエリの個を抽出し、リアルタイムでエラー信号を抽出し、リアルタイムでは、あらかじた。とスクが、な面部等を設けておく必要があり、このは、ないでは分類では分類では分類では分類では分類では分類では分類である。と、情報を関する。となっていた。

問題点を解決するための手段

本発明は以上の問題点を解決するため、光電変換手段からの出力信号より光ディスクの回転と同期して変化する低周波成分のみを取り出す信号処理手段、ディスクか一回転する時間内に複数のサンブリング点にて上記信号処理手段の出力電圧

よって移動可能に保持されている。そして、上記 電磁アクチュエータのコイルに流れる電流によっ てフォーカシング方向およびトラッキング方向に 移動可能になっている。2はトラッキングエラー 検出部であり、受光面を二分割または四分割した ように配置された複数の受光素子を有している。 そして、トラック方向の位置すれはこれらの受光 素子にディスクからの反射光を貝段に当てた時の 各受光素子の出力電圧の差より検出される。3は トラッキングエラー信号を受けてその位相を適切 なように整える位相補償回路であり、上記電磁ア クチュエーターの機能的特性に合わせてサーボ帯 域での安定化を図るものである。4は上記電磁ア クチュエーターへ動作に十分な電力を供給するた めのアンプである。トラッキングエラー検出部2 より出力されたトラッキングエラー信号は位相補 (枚回路3へ加えられる。そして、位相補償回路3 にて処理が加えられ、その出力信号がアクチュ エータ駆動信号としてアンプ4へ送られる。5は

ポジション検出部であり、上記電磁アクチュエー

クの固定部に対する可動部の相対的な位置すれより対物レンズ 1 の中心位置からのずれを検出する。

6はトラッキングに関する制御を行なうトラッキング制御部である。トラッキング制御部6内において、60は放形蛇形用のフィルタ、61はアナログ信号をディジクル信号に変換するA/Dコンパータ、62はメモリ、63はディジタル信号をアナログ信号に変換するD/Aコンパータ、64はメモリ62ヘアドレスデータを与えるアドレスカウンタである。7はトラッキング機能おける別のを可どるCPU、8はディスク回転用のスピンドルモータを制御するモータ制仰部である。

以下、動作を説明する。本実施例では本動作の 前すなわち実際に情報の読み書き動作を行なう前 に電磁アクチュエータを固定状態にしてオフセッ ト量を創定する準備段階があり、まず初めにこの 準備段階について説明する。この段階では、SW 1はトラッキング約御郎6側に倒され、またSW

る。一方、モータ制御部8からはディスク回転に同期したクロック信号がアドレスカウンタ84にでアドレステータが作成され、このアドレスデータがメモリ62へ送られる。すると、各アドレスは上紀光ディスク上の回転位置に対応することとなる。従って、メモリ62内において、各サンプリングデータは光ディスクの各回転位置に対応したアドレスに格納される。

次に、本動作段階すなわち実際の情報の読み書き動作について説明する。本動作段階では、SW 1 は位相補(数回路 3 例に例され、またSW 2 は導通状態にされる。また本動作段階においても、モータ制御部 8 からディク回転に同期したクロック信号がアドレスカウンタ 6 4 にで作成さたアドレスデータがよる。メモリ 6 2 へ送られる。メモリ 6 2 へ送られる。そして、 D / A コンパータ 6 3 にてアナログデータに変換され、 位相

2は遮断状態にされる。するとアンブ4へはトラ ッキングエラー検出部側からの信号は入力せず、 ポジション検出部5からの信号のみが入力する。 従って、対物レンズ」は中心位置に固定されるこ ととなる。そして、ディスクが回転を始め、所定 の餌転速度に達してからオフセット量の測定が行 なわれる。まず、第3図に示されるようなトラッ キングエラー信号がトラッキングエラー使出 郎 2 から出力され、これがフィルタ60に加えられる。 フィルタ60にで第4図に示されるようにディス クの回転と同期して変化する成分のみが取り出さ れ、これがA/D変換器81へ入力される。A/ D変換器 6 1 では、第 3 図に示されるようにディ スクが1回転する同に複数の点にてサンプリング が行なわれ、それぞれディジタル信号に変換され る。なお、各サンプリング点の時間軸上の位置は 光ディスク上の回転位置に対応し、各サンプリン グデータはそれぞれ各回転位置におけるディスク 面の傾きを示すものとなる。A/D変換器61か らの各サンプリングデータはメモリ62へ送られ

補保回路3から送られるトラッキングエラー信号 に加算され、アンプ4に送られる。

以上の実施例では、準備段階におけるオフセッ・ ト虽の副定はディスク回転軸と同心のある特定の 円弧上のみにおいて行なったが、それぞれディス ク回転触からの距離が異なる複数の円弧上にて行 なえば、さらに特度の高いデータを得ることが出 来る。第5図(イ)はこの場合における各副定点 の一例を、また第5図(0)は各測定点における測 定データを格納するメモリ領域を示すものである る。第5図(イ)(ロ)に示す例は同一角度であってそ れぞれ中心からの距離が異なる三ヶ所にて測定し ようとするものであり、それぞれ半径の異なる三 つの円弧すなわち円弧 la, 2a, 3aにて三回の訓 定動作が行なわれる。そしてそれぞれの概定デー タはメモリ上の領域 1 b. 2 b. 3 bに分割して格納 される。そして本動作段階において、例えば円弧 la上およびその付近にで情報読み書き動作を行 なう際は、領域1bに格納されたデータを取り出 して補正を行なう。

発明の効果

第1図は本発明の実施例における光ディスク技 置のプロック図、第2図は同光ディスク装置の要 部プロック図、第3図は同光ディスク装置の準備

6 3 ··· D / A コンパータ

4. 図面の簡単な説明

64…アドレスカウンタ

代理人の氏名 弁理士 中尾飯男 ほか1名・

段階でのトラッキングエラー検出部2の出力信号 放形を示す放形図、第4回は同光ディスク接配の 準備段階においてフィルタ60の出力信号被形を 示す波形図、第5回(4)は第2の実施例において ディスク上の各サンプリング点を示す優略図、第 5回(8)は同実施例において補正データを格納するメモリのメモリ領域を示す優略図、第6回はは 来のブッシュブル方式でおり、第7回はは アッシュブル方式における受光率子の受光面との 光の様子を示す図、第9回は第8回における要部位 大回標のある。

1…対物レンズ

2…トラッキングエラー検出部

3…位相補償回路 4…アンプ

5 … ポジション検知郎 6 …制御郎

7 ··· C P U 8 ··· モータ制御部

60…フィルタ

61…A/Dコンパータ 62…メモリ

!…対 物レンズ

2 … トラッキングエラー検出部

3…位相補償回路

4-777

5…ポジション検知部

6…制御郵

7 ... CPU

8… モータ制和部

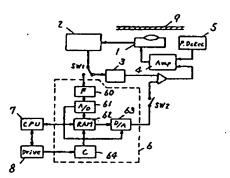
め… フィルタ

61… Nロコンバータ

62 … メモリ

63-- D/A コンバータ

64… カウンタ



2 …トラッキングエラー検知部

4 -- アソフ

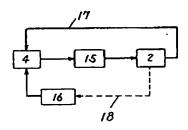
は… アクチュエータ 部

16…傾き記憶部

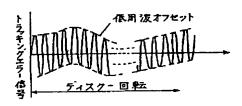
17… 検知部帰還信号

18… 傾き記憶 時のデータ信号

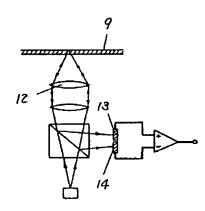
第 2 🖾



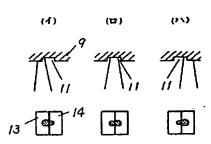
新 3 図



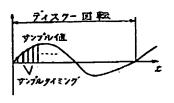
a 6 🖾



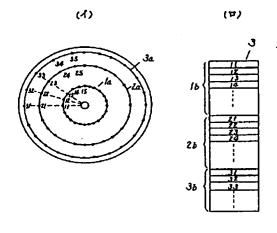
第 7 図



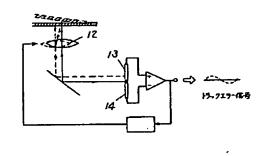
客 4 図



第 5 図



森 8 図



第 9 图

